26aD01P

TOKASTAR-1による球状トカマク・ステラレーター混成磁場配位の制御実験 Control Experiment of Spherical Tokamak-Stellarator Hybrid Configuration in TOKASTAR-1

有本英樹、 藤田隆明 Hideki ARIMOTO, Takaaki FUJITA

> 名大院工 Nagova Univ.

TOKASTAR-1はコンパクトな炉心をもつ新概念の 磁場配位C-TOKASTAR配位の原理及びその有用性を 研究するために建設された。これまでに熱電子を 用いたインピーダンス法により閉磁気面が形成さ れることを確認し更にプラズマ閉じ込めの検証を 高速度カメラ撮影で実施したが詳細な磁気面形状 やプラズマの閉じ込め検証には至っていない。そ の要因は、閉磁気面は図1に示すポロイダルとヘリ カルの各コイルに流す電流比*Ih/Ip*の制御によっ て形成されるがコンデンサによる臨界制動通電の ため電流比及び磁場強度が時間と共に変化してし まうことにあると考えられる。この問題を解消す るために、先回、適正な磁気面を一定期間保持す る台形波通電方式を提案しその有用性を報告した [1]。今回はその方式の実用化にむけて行った TOKASTAR配位の制御実験について回路シミュレー ション等を交えて報告する。

図2にTOKASTAR-1で構築したポロイダル及びへ リカル磁場コイル系の放電回路を示す。各放電系 には大容量の電解コンデンサを使用し、半導体ス イッチを介してLCR臨界制動通電を実現してい る。プラズマをある一定時間閉じ込めるには両コ イルの電流比Ih/Ipが一定値を保持しかつ電流値 も一定であることが望ましい(台形波通電)。図 3に半導体スイッチとしてIGBT(Insulated Gate Bipolar Transistor)を適用して回路シミュレー ションを行った台形波通電波形の一例を示す。 IGBTにはPHMB800E6 (Nihon Inter Electronics Corporation)を使用しIGBTスイッチングにPWM制 御を適用した。用いたIGBTの仕様は、VCES=600[V]、

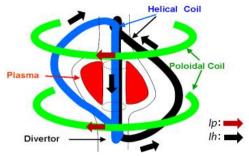


図1 C-TOKASTAR の原理図

ICP=1600 [A] at 1ms、IC(DC)=800[A]、 VCE(sat)=2.1 - 2.6[V]、VGE=4.0 - 8.0 [V]、 t0N=0.3 - 0.85[μ s]、t0FF=0.4 - 0.8[μ s]である。回路シミュレータには汎用のLTspiceを用いた。図より1ms~2ms間においてそれぞれの電流値が一定となっていることがわかる。

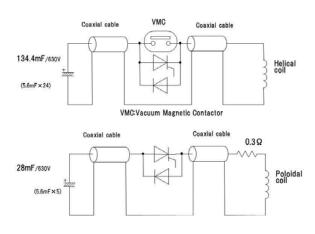


図2 TOKASTAR-1の放電回路構成

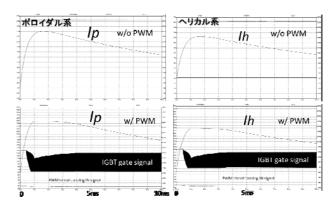


図 3 ポロイダル系及びヘリカル系における台形波通電なし(上図)、あり(下図)のシミュレーション波形の一例.

[1]有本他:第 30 回プラズマ・核融合学会年会、04aE54 (2013).